ЭВМ и периферийные устройства.

Тест №4 (Занятие 4: Архитектура 32-битных микропроцессоров семейства Intel IA-32.Часть 2)

Вопрос 1.

В каком режиме работает микропроцессор после инициализации (системного сброса)?

*А) Реальном*

Б) Режиме системного управления

В) Защищённом режиме

Вопрос 2

Какой из режимов работы является основным для микропроцессора?

А) Режим системного управления

*Б) Защищенный режим*

В) Реальный режим

Вопрос 3

Что такое дескрипторные таблицы?

А) Это режим системного управления

Б) Это режим работы процессора

В) *Это массивы памяти переменной длины, содержащие 8-байтные элементы: дескрипторы.*

Вопрос 4

В каком режим действует страничное преобразование?

*А) Защищенном режиме*

Б) Реальном режиме

В) Режиме системного управления

Вопрос 5

"Единица измерения" заданий для процессора, которую процессор

может выполнять, приостанавливать и осуществлять над ней диспетчеризацию – это…

*А) Задача*

Б) Сегмент

В) Селектор

Вопрос 6

Свойство (обычно устанавливаемое при проектировании системы), которое определяет, какие компьютерные операции разрешаются в любой

момент времени и какие доступы к памяти законны – это…

*А) Привилегии*

Б) Архитектура защиты

В) Контроль предела

Вопрос 7

Как называется уровень привилегий, на котором в данный момент исполняется задача?

*А) Текущий уровень привилегий (CPL)*

Б) Уровень привилегий дескриптора (DPL)

В) Запрашиваемый уровень привилегий (RPL)

Вопрос 8

Как называется наименее привилегированный уровень, на котором задача может получить доступ к сегменту или шлюзу, связанному с этим … ?

А) Текущий уровень привилегий (CPL)

*Б) Уровень привилегий дескриптора (DPL)*

В) Запрашиваемый уровень привилегий (RPL)